(12) SOLICITUD INTERNACIONAL PUBLICADA EN VIRTUD DEL TRATADO DE COOPERACIÓN EN MATERIA DE PATENTES (PCT)

(19) Organización Mundial de la Propiedad Intelectual

Oficina internacional





(43) Fecha de publicación internacional 3 de Mayo de 2007 (03.05.2007)

PCT

(10) Número de Publicación Internacional WO 2007/048859 A1

- (51) Clasificación Internacional de Patentes: G06F 1/04 (2006.01) G06F 1/32 (2006.01)
- (21) Número de la solicitud internacional:

PCT/ES2005/070152

- (22) Fecha de presentación internacional:
 26 de Octubre de 2005 (26.10.2005)
- (25) Idioma de presentación:

español

(26) Idioma de publicación:

español

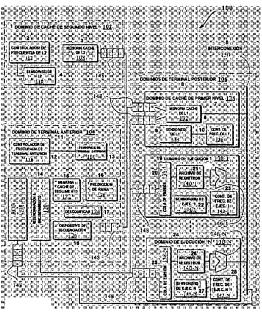
- (71) Solicitante (para todos los Estados designados salvo US): INTEL CORPORATION [US/US]; 2200 Mission College Boulevard, Santa Clara, CA 95052 (US).
- (72) Inventores; e
- (75) Inventores/Solicitantes (para US solamente): VERA, Xavier [ES/ES]; Gran Via Carles III, 87-89B, 2-2, E-08028 Barcelona (ES). ERGIN, Oguz [TR/ES]; Residencia Universitaria A103, Torre Girona Passeig dels Til lers 19, E-08034 Barcelona (ES). UNSAL, Osman

[TR/ES]; C/ Pellaires 1, p2, pta. 1, E-08019 Barcelona (ES). GONZALEZ, Antonio [ES/ES]; C/ Joan Guell 11, 40. 1a, E-08028 Barcelona (ES).

- (74) Mandatario: ELZABURU, Alberto de; ELZABURU, S.A., Miguel Angel, 21, E-28010 Madrid (ES).
- (81) Estados designados (a menos que se indique otra cosa, para toda clase de protección nacional admisible): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) Estados designados (a menos que se indique otra cosa, para toda clase de protección regional admisible): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), euroasiática (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europea (AT, BE, BG, CH, CY, CZ, DE, DK,

[Continúa en la página siguiente]

- (54) Title: CLUSTER ARCHITECTURE WHICH DETECTS VARIATIONS
- (54) Título: ARQUITECTURA EN RACIMO QUE PERCIBE LAS VARIACIONES



1 SECOND LEVEL CACHE
DOMAIN
2 LZ FREQUENCY
CONTROLLER
3 LZ CACHE MEMORY
4 LZ SENSOR(S)
8 INTERCONNECTION
8 REAR TERMINAL
DOMAIN
5 FIRST LEVEL CACHE
DOMAIN
8 L1 CACHE MEMORY
9 L1 SENSOR(S)
10 L1 FREO. CONT.
11 FRONT TERMINAL
DOMAIN
12 FRONT TERMINAL
TROLLER
13 FRONT TERMINAL
FREQUENCY CONTROLLER
13 FRONT TERMINAL
16 FRONT TERMINAL
17 FRONT TERMINAL
18 FRONT TERMINAL
18 FRONT TERMINAL
19 FRONT TERMINAL
10 F

(57) <u>Abstract:</u> The invention relates to methods and devices which are used to provide a cluster or group architecture which detects variations. In one embodiment of the invention, one or more variations inside a clock domain are detected and used to adjust a clock signal of the clock domain.